## **Computer Organization**

No of Printed Pages: 6

Roll No. ....

2K5-DS-2

## May/June-2017 Computer Organization

Time: 3 hrs.]

[ M.M. : 100

#### Note:-

- Part 'A' may be attempted in first 6 pages of Answer Sheet.
  - भाग 'क' के सभी उत्तर, उत्तर-पुस्तिका के प्रथम छः पृष्ठों में ही करने हैं।
- 2. Part B' in rest of the Sheets of Answer Sheet.

  पाग 'ख' के उत्तर, उत्तर-पुस्तिका के अगले शेष पृष्ठों में लिखियें://diplomate.greybits.in/
- 3. Answers may be given in English or Hindi. पश्नों के उत्तर अंग्रेजी अथवा हिन्दी में दीजिये।

### Part 'A' माग 'क'

- 1 Attempt any 10 questions :- 10×2=20 किन्हीं दस प्रश्नों के उत्तर दीजिए :-
  - (i) Define Control unit. कंट्रोल यूनिट की परिमाषा कीजिये।
  - (ii) Define signed 2's complement representation.

G-600

(P.T.O.)

हिट अनुपात क्या है ?

(xi) What is memory mapped I/O?

मेमोरी मैप्ड I/O क्या है ?

(2)

2K5-DS-2

- ( 3 ) 2K5-DS-2
  (xii) What is polling ?
  पोलिंग क्या है ?
  (xiii) What is paging ?
  पेजिंग क्या है ?
- (xiv) What is pipelining? पाइपलाइनिंग क्या है ?
- 2 Attempt any 5 questions :- 5×4=20 किन्हीं पाँच प्रश्नों के उत्तर दीजिए :-
  - (i) Design a 4 bit Binary Adder.4 बिट बायनरी एडर का डिजाइन बनाइये।
  - computer.

    मूल कम्प्यूटर के लिये निर्देषों के प्रकार की सूची
    बनाइये।

List the types of instruction for a basic

- माइक्रो निर्देषों की परिमाषा कीजिये!//орота (iii) Differentiate between Hard-wired and Micro Differentiate between RAM & ROM.

  RAM तथा ROM में अन्तर स्पष्ट कीजिये।

  Define cache memory

  में अन्तर स्पष्ट कीजिये।
  - (iv) Explain Register-reference instruction. रजिस्टर-रैफरैन्स निर्देष की विवेचना कीजिये।
  - (v) Define Input-Output Processor (IOP). इनपुट-आउटपुट प्रोसेसर (IOP) की परिभाषा कीजिये।

2K5-DS-2

(4)

- (vi) Explain in brief Memory hierarchy. मेमोरी हायरारकी की संक्षिप्त विवेचना कीजिये।
- (vii) Define Virtual memory. वर्चुअल मेमोरी की परिभाषा कीजिये।
- (viii) How data transfer takes place? List any two types of data transfer techniques. आंकड़ों का ट्रांस्फर किस प्रकार होता है ? किन्हीं दो प्रकार के आंकड़े ट्रांस्फर तकनीकों की सूची बनाइये।

Part 'B' भाग 'ख' -

Attempt any 3 questions :- किन्हीं तीन प्रश्नों के उत्तर दीजिए:-

3×20=60

- 3 (a) Design a 2-bit by 2-bit array multiplier. Domat 2-बिट बाय 2-बिट एरे मल्टीप्लायर का डिजाइन बनाइये।
  - (b) Solve the following expression using 'two address' and 'one address' instruction format: Expression: Z=(M-N)\*Q; निम्नलिखित व्यंजक को ''दो एडरैस'' तथा ''एक एडरैस'' निर्देष फोरमैट के उपयोग से हल कीजिये। व्यंजक: Z=(M-N)\*Q;

(5) 2K5-DS-2

- Explain parallelism in micro-instructions with suitable example. उपयुक्त उदाहरण के साथ माइक्रो निर्देषों में पैरलैलिज्म की विवेचना कीजिये।
- 5 (a) Explain Direct, Indirect, Relative, Immediate and Indexed addressing modes with the help of an example.

  उदाहरण की सहायता से डायरेक्ट, इनडायरेक्ट, रिलेटिव, तुरन्त तथा इन्डैक्सड एडरैसिंग मोड्स की विवेचना कीजिये।
  - (b) Explain characteristics of CISC processor. CISC प्रोसेसर के चरित्रकों की विवेचना कीजिये।
- (a) Define Associative memory. Draw a block diagram of "one cell of associative memory".

  एसोसिएटिव मेमोरी की परिभाषा कीजिये। इसके
  - एसोसिएटिव मेमोरी के एक सैल का ब्लाक चित्र बनाइये। (b) Draw a block diagram for 'memory table
  - (b) Draw a block diagram for 'memory table for mapping a virtual address". वर्चुअल एडरैस की मैपिंग के लिये मेमोरी टेबल का ब्लाक चित्र बनाइये।

Explain in detail 'DMA controller'. (a) DMA कंट्रोलर की विस्तृत विवेचना कीजिये।

How parallel processing can be achieved? (b) Explain SISD and MIMD with real world applications.

पैरलल प्रोसेसिंग को किस प्रकार प्राप्त किया जाता है ? वास्तविक उदाहरणों के साथ SISD तथा MIMD की विवेचना कीजिये।

# Diplomate

https://diplomate.greybits.in/